

2010年7月9日

ラティスセミコンダクター株式会社

代表取締役 山本 好充

拝啓

貴社益々ご清栄のこととお喜び申し上げます。また日頃は弊社製品をご愛用いただきまして、誠に有難うございます。さて、製品注文型番変更に関しまして、以下の通りご通知申し上げますので、ご査収のほど宜しくお願い申し上げます。

敬具

**PCN# 11A-10 : LFE3-70E 及び LFE3-95E から LFE3-70EA 及び LFE3-95EA への
注文型番変更について**

弊社製品変更通知 (PCN) 規定に基づき、LatticeECP3™ FPGA 製品ファミリの LFE3-70E 及び LFE3-95E から LFE3-70EA 及び LFE3-95EA への注文型番変更に関する通知をご案内申し上げます。“EA” デバイスは“E” デバイスのエラッタを修正します。現行“E” デバイスは“EA” デバイスとピン及びビットストリーム互換性があります。お客様は 90 日以内に“E” から“EA” デバイスへ変更していただくようお願いいたします。本 PCN 発行 90 日以降は、“E” デバイス製品のサポートは在庫限定となります。

対象製品

本 PCN の対象となる注文型番 (OPN : Ordering Part Numbers) 及び新規注文型番は添付資料“A”に一覧表示しております。

データシート上のスペック

最新 LFE3-70EA 及び LFE3-95EA デバイスはデータシート性能仕様を全て満たしており、LFE3-70E 及び LFE3-95E デバイスとビットストリーム互換性があります。“E” デバイスと“EA” デバイスの違いは資料“B”に表示いたします。LatticeECP3 ファミリデータシート (DS1021 バージョン 01.6、2010年3月リリース) にはすでに“EA” デバイスが含まれています。

変更時期

新しいデザインには“EA”デバイスをご使用ください。ラティスは本PCN発行後 90 日間の需要をサポートいたしますが、その後は在庫限定となります。“E”デバイスの需要要求がある場合は、お早めに貴社担当代理店営業までご連絡ください。新規“EA”デバイスサンプルが必要な場合は、この製品変更通知発行後 30 日以内の**2010年8月9日まで**に、弊社代理店担当までサンプルをご請求ください。

変更時期 – 要約

- サンプルリクエスト最終受付日： 2010年8月9日
- 注文型番変更時期： 2010年10月8日

確認通知

JESD46-C に従い、本製品製造中止通知発行日から 30 日以内にお客様から確認通知がなかった場合は、この変更は承諾されたものとみなされます。

注意：ラティス PCN をメールでご通知いたします。至急 PCN ウェブアラートにご登録ください
(詳細は [PCN#13A-09](#) をご覧ください)。

本製品製造中止通知に関しましてご質問などございましたら、貴社担当代理店営業までお問い合わせください。

資料 “A” – “E” から “EA” への注文型番変更一覧

デバイス	パッケージ	現行注文型番	新規 / 代替注文型番
LFE3-70	鉛フリー 672-fpBGA	LFE3-70E-8FN672C	LFE3-70EA-8FN672C
		LFE3-70E-7FN672C	LFE3-70EA-7FN672C
		LFE3-70E-6FN672C	LFE3-70EA-6FN672C
		LFE3-70E-8FN672I	LFE3-70EA-8FN672I
		LFE3-70E-7FN672I	LFE3-70EA-7FN672I
		LFE3-70E-6FN672I	LFE3-70EA-6FN672I
	鉛フリー 484-fpBGA	LFE3-70E-8FN484C	LFE3-70EA-8FN484C
		LFE3-70E-7FN484C	LFE3-70EA-7FN484C
		LFE3-70E-6FN484C	LFE3-70EA-6FN484C
		LFE3-70E-8FN484I	LFE3-70EA-8FN484I
		LFE3-70E-7FN484I	LFE3-70EA-7FN484I
		LFE3-70E-6FN484I	LFE3-70EA-6FN484I
	鉛フリー 1156-fpBGA	LFE3-70E-8FN1156C	LFE3-70EA-8FN1156C
		LFE3-70E-7FN1156C	LFE3-70EA-7FN1156C
		LFE3-70E-6FN1156C	LFE3-70EA-6FN1156C
		LFE3-70E-8FN1156I	LFE3-70EA-8FN1156I
		LFE3-70E-7FN1156I	LFE3-70EA-7FN1156I
		LFE3-70E-6FN1156I	LFE3-70EA-6FN1156I
LFE3-95	鉛フリー 672-fpBGA	LFE3-95E-8FN672C	LFE3-95EA-8FN672C
		LFE3-95E-7FN672C	LFE3-95EA-7FN672C
		LFE3-95E-6FN672C	LFE3-95EA-6FN672C
		LFE3-95E-8FN672I	LFE3-95EA-8FN672I
		LFE3-95E-7FN672I	LFE3-95EA-7FN672I
		LFE3-95E-6FN672I	LFE3-95EA-6FN672I
	鉛フリー 484-fpBGA	LFE3-95E-8FN484C	LFE3-95EA-8FN484C
		LFE3-95E-7FN484C	LFE3-95EA-7FN484C
		LFE3-95E-6FN484C	LFE3-95EA-6FN484C
		LFE3-95E-8FN484I	LFE3-95EA-8FN484I
		LFE3-95E-7FN484I	LFE3-95EA-7FN484I
		LFE3-95E-6FN484I	LFE3-95EA-6FN484I
	鉛フリー 1156-fpBGA	LFE3-95E-8FN1156C	LFE3-95EA-8FN1156C
		LFE3-95E-7FN1156C	LFE3-95EA-7FN1156C
		LFE3-95E-6FN1156C	LFE3-95EA-6FN1156C
		LFE3-95E-8FN1156I	LFE3-95EA-8FN1156I
		LFE3-95E-7FN1156I	LFE3-95EA-7FN1156I
		LFE3-95E-6FN1156I	LFE3-95EA-6FN1156I

注意： 上記対象製品に関するカスタム製品（工場書き込み出荷品、スペシャル・テストなど）も本 PCN の対象となります。

資料 “B” – “E” と “EA”デバイスの違い

E Devices	E and EA Device Functionally Equivalent	EA Devices - Additional Capability
Programming modes restricted to non-encrypted bit streams	Yes: Both the E and EA devices support non-encrypted bitstreams	Enables encrypted bit streams up to 20 MHz.
Slave SPI programming mode not supported	Yes: Both E and EA devices support all other specified programming modes	Enables Slave SPI programming mode
SERDES HDIN P and HDIN N pins pass CDM testing at 300V	Yes: The EA device exceeds this level of ESD protection with CDM testing to >400V	SERDES HDIN P and HDIN N pins pass CDM testing at >400V.
Primary clock tree operating frequency limited to 320 MHz	Yes: Both the E and EA devices support the same minimum operating frequency of XMHz through 320MHz with the EA devices supporting the additional range from 320MHz to 500MHz	Primary clock tree operating to datasheet specification of 500 MHz
PLL ECLK fIN maximum frequency limited to 450 MHz	Yes: Both the E and EA devices support the same minimum operating frequency of XMHz through 450MHz with the EA devices supporting the additional range from 450MHz to 500MHz	PLL ECLK fIN maximum frequency operating to datasheet specification of 500 MHz
DDR3 memory interfaces currently not supported	Yes: Both the E and EA devices support DDR generic and DDR2 interfaces with the EA supporting additional DDR3 interfaces	Allows DDR3 operation with maximum frequency of 400 MHz

その他:

- ビットストリーム・コンプレッションは E および EA デバイスではサポートされません。
- E 及び EA デバイスにおいて、SERDES PCS の SERDES シグナル・ロス・インディケータは PCIe 仕様を満たしておりません。ラティス PCIe コア使用での LOS 検出に関する回避策（ワークアラウンド）はありません。